



## Topografii ale circuitelor integrate

Prin circuit integrat se înțelege un produs, sub forma sa finală sau sub o formă intermediară, destinat să îndeplinească o funcție electronică, în care elementele, dintre care cel puțin unul este un element activ, și interconexiunile, în totalitate sau parțial, sunt parte integrantă din corpul sau suprafața unei piese materiale.

[Aflați mai mult](#) [1]

- [Înregistrează Topografii CI](#) [2]
- [Cerințe față de cerere](#) [3]
- [Legislație](#) [4]
- [Mandatar autorizați](#) [5]

[Aplică online](#) [6]

[Formulare](#) [7]

[Taxe](#) [8]

**URL sursă:** <http://www.agepi.md/ro/content/topografii-ale-circuitelor-integrate>

### Legături

[1] <http://www.agepi.md/ro/topographies/despre>

[2] <http://www.agepi.md/ro/topographies/%C3%AEnregistreaz%C4%83-topografii-ci>

[3] <http://www.agepi.md/ro/topographies/cerin%C8%9Be-fa%C8%9B%C4%83-de-cerere>

[4] <http://www.agepi.md/ro/legislatie/topographies>

[5] <http://www.agepi.md/ro/patent-attorneys/topographies>

[6] <https://e-servicii.agepi.gov.md/ro>

[7] <http://www.agepi.md/ro/formulare/topographies>

[8] <http://www.agepi.md/ro/topographies/taxe>